

組み込み開発

ポーティング+アプリケーション

産業・民生機器 / 設備

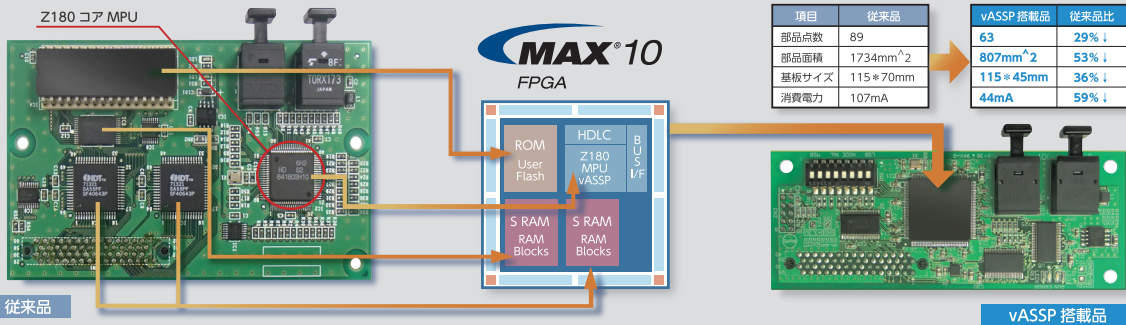
バーチャル ASSP ソリューション

ASSP と FPGA の間のコンセプト=vASSP
市販品のメリットと FPGA のメリットを融合したソリューション。

製品例

バーチャルASSP ボード オン チップ

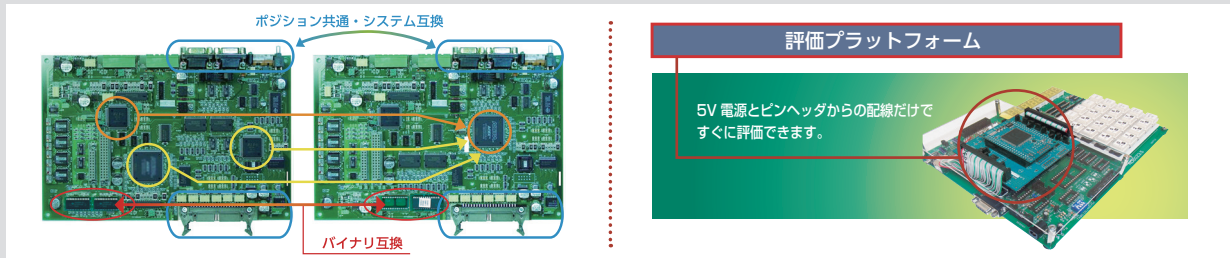
- Z180 コア MPU 含め、基盤 MAX10 でワンチップ化
- バイナリコンパチ動作を実現



応用例

生産中止 ASSP・ゲートアレイのバーチャル ASSP 化

- 豊富なノウハウを凝縮して機器の寿命を伸ばします！



コア仕様

FPGA	MAX10 シリーズ	10M08SAE144C8GES
クロック	50MHz	1 個搭載

プラットフォーム

電源	5V 単一 USB コネクタまたは、電源コネクタから供給 (ジャンパにて選択) FPGA 要 3.3V 電源搭載
GPIO	2.54 20×2 列コネクタ 2 個 3.3V/5V トレラントバッファまたは、パススイッチ ※1
プログラマ	マイクロ USB コネクタ 2 個 Embedded USB Blaster 搭載 ※2

※1 バッファタイプはどちらか 1 方の選択になります。

※2 ベースボード単体で USB BLASTER II としてはご仕様いただけません。